

# RHEL/Centos 8.1 Release Note

RHEL / Centos 8.1 版本 包含 以下 重要 更新

包括 安全 更新 以及 性能 提升 , 请 参考 以下 更新 内容

1. 安全 更新

| 漏洞 ID | 修复版本   |
|-------|--------|
| 19.1  | 4.18   |
| 1     | .0-147 |

2. 性能 提升

1. 安全 更新

- 1. selinux 策略 更新 以及 udica 更新
- 2. LUKS2 加密 支持 以及 性能 提升
- 3. Windows VM 支持 ISO 文件 virtio-win 驱动 更新
- 4. KVM 支持 5 级 缓存 以及 性能 提升

2. 性能 提升

- 1. 安全 更新 以及 性能 提升

1. 配置

1. concurrent-fencing 配置 true 配置

配置 配置 配置 配置 配置 配置 配置

2. HA 配置 配置 配置 : 16 → 32 配置 配置

2. 配置 / 配置

1. ext4 配置

1. 配置 配置 配置 : projejt / quota / mmp

2. 配置 配置 配置 配置 : bsddf, grpidd, resgid, error, commit, max\_batch, min\_batch\_time, grpquota, prjqquota, dax, lazytime, discard, init\_itable, jqfmt

2. 配置 配置

1. mitigations=

CPU 配置 配置 配置 配置

off = 配置 CPU 配置 配置 (配置配置 CPU 配置 配置 配置 )

auto(配置 ) = CPU配置 配置 , SMT(Simultaneous Multi

Threading)配置 配置 配置

auto,nosmt = SMT 配置 , CPU 配置 配置

2. novmcoredd : 配置 配置 配置 配置

3. nospectre\_v1 : 配置 配置 配置 配置 配置

4. psi = press stole 配置 配置 配置配置 配置

5. random.truse\_cpu =

配置 CRNG(配置 配置 ) 配置 on / off 配置

6. creahkernel = {{ 配置 }}

KN,x86\_64 : 配置 4G配置 配置

offset配置 配置 配置 : 4G 配置 free 配置 配置

7. l1ft = x86

8. hyperv\_record\_panic\_msg =

配置 配置 配置 (kmsg)配置 hyper-v配置 report 配置

0 : 配置

1(配置 ) : 配置

3. 配置 配置

1. Xorg-xx-drv 配置 配置 配置 Nvidia / AMD GPU 配置配置 配置

GUI配置 配置配置 配置 配置

- Linux     rescue mode      
 →
- python3-rpm
- systemd

3.       /

|                         |                      |
|-------------------------|----------------------|
| <input type="text"/>    | <input type="text"/> |
| <input type="text"/>    | <input type="text"/> |
| php                     | 7.3                  |
| ruby                    | 2.6                  |
| Nod<br>e.js             | 12                   |
| ngin<br>x               | 1.16                 |
| post<br>gres<br>ql      | 12                   |
| .NET<br>Cor<br>e        | 3.1                  |
| virt<br>o-<br>win       |                      |
| tpm<br>2-<br>tool<br>s  | 2.0                  |
| LLV<br>M<br>Tool<br>set | 8.0.<br>1            |

|                             |                             |
|-----------------------------|-----------------------------|
| <div>□□</div> <div>□□</div> | <div>□□</div> <div>□□</div> |
| Rust<br>Tool<br>set         | 1.37                        |
| GO<br>Tool<br>set           | 1.12<br>.8                  |

3. 

□□□□

□□□□

1. 

□□□

□□□□

|   |  |
|---|--|
| <div>□□</div> <div>□□</div> <div>□□</div> | <div>□□</div> <div>□</div>                                       |
| <div>□□</div> <div>□□</div>               | Serial<br>line<br>inte<br>rnal<br>prot<br>ocol<br>□□             |
| <div>□□</div> <div>□□</div>               | Bao<br>sch<br>C_C<br>AN<br>□□<br>□□<br>□□<br>□<br>□□<br>□□<br>□□ |

|                |   |
|----------------|---|
| □□<br>□□<br>□□ | □□<br>□   |
| □□<br>□□       | Softi<br>ng<br>DPR<br>AM /<br>Seri<br>al<br>line<br>EMS<br>/<br>esd<br>□□<br>CAN<br>□□<br>□□<br>□ |
| □□<br>□□       | SJA1<br>000<br>□□<br>CAN<br>□□<br>□□<br>/<br>PLX<br>90X<br>X<br>PCI<br>□□<br>□□                   |
| □□<br>□□       | Intel<br>2.5<br>G<br>□□<br>□<br>□□<br>□□  |

|                 |   |
|-----------------|---|
| □□<br>□□<br>□□  | □□<br>□   |
| □□<br>□□        | Real<br>tek<br>801<br>□□<br>PCI /<br>Cor<br>e<br>□□<br>□□ |
| □□<br>□□        | Med<br>iaTe<br>k<br>MT7<br>6XX<br>□□<br>□□<br>□□          |
| □□<br>□ +<br>□□ | Virt<br>ual<br>Kern<br>el<br>mod<br>e                     |
| □□<br>□ +<br>□□ | Intel<br>GTT<br>□□  |

|  |   |
|--|---|
| <div> <div></div> <div></div> <div></div> </div>                           | <div> <div></div> <div></div> </div>  |
| <div> <div></div> <div> <div></div> <div>+</div> <div></div> </div> </div> | <div> <div>Xen</div> <div>Fron</div> <div>tEnd</div> <div>/</div> <div>Bac</div> <div>kEn</div> <div>d</div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> </div> |
| <div> <div></div> <div> <div></div> <div>+</div> <div></div> </div> </div> | <div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div>LED</div> <div></div> <div></div> </div>   |
| <div> <div></div> <div> <div></div> <div>+</div> <div></div> </div> </div> | <div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> <div></div> </div>  |
| <div> <div></div> <div> <div></div> <div>+</div> <div></div> </div> </div> | <div> <div></div> <div></div> <div></div> <div></div> </div>  |

|  |   |
|--|---|
| <div>□□</div> <div>□□</div> <div>□□</div>  | <div>□□</div> <div>□</div>                                  |
| <div>□□</div> <div>□ +</div> <div>□□</div> | <div>Intel</div> <div>PCH</div> <div>□□</div> <div>□□</div> |

2. □□□□ □□□□

|  |   |
|--|---|
| <div>□□</div> <div>□□</div> <div>□□</div>          | <div>□□</div> <div>□□</div> <div>□□</div> |
| Intel<br>Giga<br>bit<br>Ethe<br>rnet               | 5.6.<br>0-k                               |
| Cisc<br>o<br>FCo<br>E<br>HBA                       | 1.6.<br>0.47                              |
| HP<br>Sma<br>rt<br>Arra<br>y<br>Con<br>troll<br>er | 3.4.<br>20-<br>170-<br>RH3                |



|  |                              |
|--|------------------------------|
| □□<br>□□<br>□□   | □□<br>□□<br>□□               |
| Emu<br>lex<br>Ligh<br>tPul<br>se<br>Fibr<br>e<br>Cha<br>nnel<br>SCSI | 0.12<br>.2.0.<br>3           |
| LSI<br>MPT<br>Fusi<br>on<br>SAS<br>3.0                               | 28.1<br>00.0<br>0.00         |
| VM<br>war<br>e<br>SVG<br>A   | 2.15<br>.0.0                 |
| Bro<br>adc<br>om<br>Meg<br>aRAI<br>D<br>SAS                          | 07.7<br>07.5<br>1.00<br>-rc1 |
| HPE<br>Wat<br>cgd<br>og  | 2.0.<br>2                    |

*reference*

- [https://access.redhat.com/documentation/en-us/red\\_hat\\_enterprise\\_linux/8/html-single/8.1\\_release\\_notes/index](https://access.redhat.com/documentation/en-us/red_hat_enterprise_linux/8/html-single/8.1_release_notes/index)
- 

Revision #2

Created 8 July 2022 18:00:39 by artop0420

Updated 24 December 2023 00:23:11 by artop0420